

LEHRBEAUFTRAGTE*R GESUCHT

FPGA UND VHDL-PROGRAMMIERUNG



STUDIENGANG

Embedded Systems – Aerospace Engineering

3. SEMESTER

MODUL

FPGA und VHDL-Programmierung

INHALTE

- Einführung
- Grundlagen der digitalen Schaltungen mit FPGAs
- Architektur
- Entwicklungsprozess VHDL
- Simulation, Synthese-Modellierung
- Beispielhafte Anwendungen
- Fallstudien

DATEN UND FAKTEN

- Einstiegsdatum: Oktober
- 36-60 Lehreinheiten im Zeitraum Okt. bis Dez (Umfang kann flexibel gestaltet werden)
Eine Lehreinheit entspricht 45 min.
- Prüfung: Programmwurf oder kombinierte Prüfung
- Vergütung:
42,00 €/Lehreinheit
+ Fahrtkosten
+ Prüfungsvergütung
- Max. 240 Lehreinheiten pro Jahr bei mehreren Lehraufträgen

INTERESSIERT?

Bitte senden Sie Ihre Bewerbung mit ausgefüllten Bewerbungsformular und Lebenslauf direkt an Prof. Dr. Florian Leitner-Fischer, leitner-fischer@dhw-ravensburg.de

